

Hardware implementation of recursive sorting algorithms using tree-like structures and HFSM models = Rekursiivsete sortimisalgoritmide riistvaraline realiseerimine kasutades puulaadseid struktuure ja HFSM mudeleid
Mihhailov, Dmitri 2011 https://www.ester.ee/record=b2748823*est

Network-based hardware accelerators for parallel data processing = Võrgupõhised riistvarakiirendid paralleelseks andmetöötluseks
Rjabov, Artjom 2017 <https://digi.lib.ttu.ee/i/?8436> https://www.ester.ee/record=b4685402*est