

Arvuti mitmetasemeline mudel diagnostikaülesande lahendamiseks

Liik, T.; Viilup, Agu XXIX vabariiklik üliõpilaste teaduslik- tehniline konverents 30. märtsist - 1. aprillini 1977 : ettekannete teesid 1977 / lk. 44 https://www.ester.ee/record=b2449987*est

Loogikalülituste struktuurimudelite sisestamine arvutisse

Kull, J.; Viilup, Agu XXIX vabariiklik üliõpilaste teaduslik- tehniline konverents 30. märtsist - 1. aprillini 1977 : ettekannete teesid 1977 / lk. 45 https://www.ester.ee/record=b2449987*est

Minicomputer software for fault location control in digital circuits

Lohuaru, Tõnu; Viilup, Agu; Ubar, Raimund-Johannes Preprints the 2nd IFAC/IFIP Symposium on Software for Computer Control, SOCOCO, Prague, Czechoslovakia, June 11-15, 1979 ; Vol. 1 1979 / p. [?] https://www.ester.ee/record=b2041567*est

Simulating system for minicomputer diagnostic programs

Kitsnik, Peeter; Ubar, Raimund-Johannes; Viilup, Agu Preprints 1st IFAC/IFIP Symposium on Software for Computer Control, SOCOCO-76 : Tallinn, USSR, May 25-28, 1976 1976 / lk. [?] https://www.ester.ee/record=b1291026*est <http://www.digar.ee/id/nlib-digar:451346>

Генерирование тестов для микропроцессорных БИС

Viilup, Agu; Evarson, Teet Расчет и проектирование систем технической кибернетики 1983 / с. 121-129 : ил https://www.ester.ee/record=b1288991*est <https://digikogu.taltech.ee/et/Item/7d7515af-76b7-4d35-89a7-e80367d5b635>

Генерирование тестов по функциональной модели микропрограммного автомата

Viilup, Agu Проектирование и диагностика вычислительных средств 1987 / с. 64-75 : ил https://www.ester.ee/record=b1273275*est

Дедуктивный анализ тестов в синхронных цифровых схемах без обратных связей

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Материалы конференции "Автоматизация технического проектирования ЦВМ" (май-июнь 1977 г.) 1977 / с. 178-181

Диагностика кратных неисправностей в комбинационных схемах

Viilup, Agu; Ubar, Raimund-Johannes; Heiter, U. Труды по электротехнике и автоматике : сборник статей. 11 1973 / с. 89-94 : ил https://www.ester.ee/record=b2190624*est <https://digikogu.taltech.ee/et/Item/d6e57925-e104-44e1-a218-c5b3110d9996>

Диагностирование синхронных микропрограммных автоматов

Viilup, Agu Межреспубликанская школа-семинар по технической диагностике, 8-12 октября 1984 года : тезисы докладов 1984 / с. 25-27 https://www.ester.ee/record=b1237891*est

Компилятор иерархической модели ЦВМ

Viilup, Agu Труды по электротехнике и автоматике : сборник статей. 14 1976 / с. 83-91 : ил https://www.ester.ee/record=b2190768*est <https://digikogu.taltech.ee/et/Item/aa35e320-87b1-405b-9cac-3b90c51867d1>

Метод дедуктивного анализа тестов для логических схем

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Вопросы технической диагностики 1977 / с. [?] https://www.ester.ee/record=b2353473*est

Метод локализации неисправностей при проверке цифровых схем автоматическими тестерами

Viilup, Agu; Lohuaru, Tõnu; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 37-45 : ил https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Моделирование счетных схем при синтезе и анализе тестов

Viilup, Agu Расчет и проектирование систем технической кибернетики 1984 / с. 37-43

Модель ЦВМ как объекта диагностики

Viilup, Agu Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 31-36 https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Об интерпретативном моделировании неисправностей в комбинационных логистических схемах

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Труды по электротехнике и автоматике : сборник статей. 11 1973 / с. 79-88 : ил https://www.ester.ee/record=b2190624*est <https://digikogu.taltech.ee/et/Item/d6e57925-e104-44e1-a218-c5b3110d9996>

Описание постоянных неисправностей ЦВМ

Viilup, Agu Расчет и проектирование приборов, устройств и систем технической кибернетики 1980 / с. 69-77 https://www.ester.ee/record=b1281890*est <https://digikogu.taltech.ee/et/Item/8e0abfe2-9020-4ebd-85d1-fd67de0d1b30>

Разработка системы диагностики ЦВМ

Viilup, Agu Анализ и моделирование технических устройств и систем АСУТП 1978 / с. 23-32 : ил

https://www.ester.ee/record=b2191003*est <https://digikogu.taltech.ee/et/Item/00fbff38-ccfb-411c-ad55-0c6b943b766b>

Склеивание тестов при разработке диагностических микропрограмм

Viilup, Agu Тезисы докладов Республиканской научно-технической конференции, посвященной Дню радио. Секция "Схемотехника" 1980 / с. 9-10 https://www.ester.ee/record=b1304217*est

Управление процессом поиска дефектов в цифровых схемах содержащих счётные структуры

Viilup, Agu; Ubar, Raimund-Johannes; Evertson, Teet Межреспубликанская школа-семинар по технической диагностике, 8-12 октября 1984 года : тезисы докладов 1984 / с. 28-32 https://www.ester.ee/record=b1237891*est

Электротехника и автоматика

Ubar, Raimund-Johannes; Rang, Toomas; Velmre, Enn; Evertson, Teet; Voolaine, A.; Toome, Tõnis; Viilup, Agu; Sudnitsõn, Aleksander; Berkman, Boriss; Rüstern, Ennu; Leis, Paul; Keevallik, Andres; Kruus, Margus; Jüris, A. 1984
https://www.ester.ee/record=b1549179*est