

Mixed hierarchical-functional fault models for targeting sequential cores

Raik, Jaan; Ubar, Raimund-Johannes; Viilukas, Taavi; Jenihhin, Maksim Journal of systems architecture 2008 / 3/4, p. 465-477
: ill <https://www.sciencedirect.com/science/article/abs/pii/S1383762107001166>

Multiplekserite võrkude süntees Boole'i funktsioonide informatiivse keerukushinnangu alusel

Tampuu, E.; Keevallik, Andres XXXII üliõpilaste teaduslik-tehnilise konverentsi ettekannete teesid : pühendatud V. I. Lenini 110. sünniaastapäevale : 16.-18. aprill 1980 1981 / lk. 92 https://www.ester.ee/record=b1322611*est

SCALLER: standard cell assembled and local layout effect-based ring oscillators

Aljafar, Muayad J.; UI Abideen, Zain; Peetermans, Adriaan; Gierlichs, Benedikt; Pagliarini, Samuel IEEE Embedded Systems Letters 2024 / p. 493 - 496 <https://doi.org/10.1109/LES.2024.3459730> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)