

Aufstellung von Testfolgen für logische Schaltungen

Plakk, Mari; Ubar, Raimund-Johannes Internationales wissenschaftliches Kolloquium 1979 / S. 93-96

https://www.ester.ee/record=b2936968*est

Ehtne kann Peipsi ääres - Eesti turisminišš

Plakk, Mari Eesti Päevaleht 2000 / 18. sept., lk. 15A https://artiklid.elnet.ee/record=b1637954*est

Kõik liiklejad peaksid olema võrdsed

Plakk, Mari Eesti Päevaleht 1999 / 24. aug., lk. 16

Testentwurf für digitale Geräte mit Hilfe der Alternativgraphen

Voolaine, Andrus; Pall, Martin; Plakk, Mari Fehler in Automaten 1989 / S. 31-44 : III

Uus saksa-eesti majandussõnaraamat

Hiiemäe, Mari; Püssa, Katrin; Plakk, Mari 2001 https://www.ester.ee/record=b1517877*est

Об автоматическом синтезе тестов для цифровых объектов систем управления

Plakk, Mari; Ubar, Raimund-Johannes VII Всесоюзное совещание по проблемам управления, Минск, 21-25 ноября 1977. Кн. 3 1977 / с. 97-98

Построение тестов цифровых схем при помощи модели Альтернативных графов

Plakk, Mari; Ubar, Raimund-Johannes Автоматика и телемеханика 1980 / с. 152-163 : илл

https://www.ester.ee/record=b1515055*est

Применение модели альтернативных графов при синтезе тестов для комбинационных схем

Plakk, Mari; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 3-13 : илл

https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Разработка и исследование методов синтеза тестов для дискретных устройств на основе модели альтернативных графов : автореферат ... кандидата технических наук (05.13.01)

Plakk, Mari 1984 https://www.ester.ee/record=b1235788*est

Разработка и исследование методов синтеза тестов для дискретных устройств на основе модели альтернативных графов : диссертация на соискание ученой степени кандидата технических наук

Plakk, Mari 1984 https://www.ester.ee/record=b4634584*est

Синтез парных тестов комбинационных схем

Plakk, Mari; Ubar, Raimund-Johannes Расчет и проектирование приборов, устройств и систем технической кибернетики

1980 / с. 45-68 : илл https://www.ester.ee/record=b1281890*est <https://digikogu.taltech.ee/et/Item/8e0abfe2-9020-4ebd-85d1-fd67de0d1b30>

Синтез тестов для цифровых схем

Plakk, Mari; Ubar, Raimund-Johannes XIV областная научно-техническая конференция по системам и средствам управления (май 1978 г.) : тезисы докладов 1978 / с. 78-79

Табличный способ синтеза тестов для комбинационных блоков

Plakk, Mari Расчет и проектирование приборов, устройств и систем технической кибернетики 1980 / с. 31-39 : илл

https://www.ester.ee/record=b1264145*est <https://digikogu.taltech.ee/et/Item/81bf2178-a9f8-417d-86c7-2000cca6a01e>

Трансляция выходных реакций многовыходного модуля

Plakk, Mari Расчет и проектирование приборов, устройств и систем технической кибернетики 1981 / с. 63-72 : илл

https://www.ester.ee/record=b1319172*est <https://digikogu.taltech.ee/et/Item/4c9b1559-97b9-4d9b-bac8-6c40840ba442>