

Алгоритмы и структуры данных при анализе нелинейных цепей

Tiigimäe, Merike Автоматизация проектирования в электронике - система SPADE 1982 / с. 83-95 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Модели линейных систем

Leppikson, Viktor; Rüstern, Ennu Автоматизация проектирования в электронике - система SPADE 1982 / с. 57-68 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Модели электронных схем

Kurm, Matti; Tiigimäe, Merike Автоматизация проектирования в электронике - система SPADE 1982 / с. 69-82 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Принципы функционирования системы SPADE

Kukk, Vello Автоматизация проектирования в электронике - система SPADE 1982 / с. 3-17 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Структуры данных и входной язык

Vendelin, Jelena Автоматизация проектирования в электронике - система SPADE 1982 / с. 19-32 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Управление вычислительным процессом

Kukk, Vello; Vendelin, Jelena Автоматизация проектирования в электронике - система SPADE 1982 / с. 33-45 : ил
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>

Формирование выходных документов

Leppikson, Viktor Автоматизация проектирования в электронике - система SPADE 1982 / с. 47-56
https://www.ester.ee/record=b1312243*est <https://digikogu.taltech.ee/et/Item/4bb3c838-273f-4f66-907d-fe44df0c246b>