

**Генерирование универсальных тестов для дискретных устройств на альтернативных графах**

**Ubar, Raimund-Johannes** Методы синтеза и диагностирования цифровых схем 1985 / с. 51-60 : ил

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Декомпозиция конечных автоматов на основе информационного критерия**

**Keevallik, Andres; Lausmaa, Toomas** Методы синтеза и диагностирования цифровых схем 1985 / с. 3-11

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Декомпозиция микропрограммных автоматов с разделением выходных переменных**

**Sudnitsõn, Aleksander** Методы синтеза и диагностирования цифровых схем 1985 / с. 13-18

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Контрольные эксперименты с микропрограммными автоматами**

**Kruus, Margus** Методы синтеза и диагностирования цифровых схем 1985 / с. 45-50 [https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est)

<https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Математическая модель для задания структуры и функций микропроцессорных БИС**

**Lohuaru, Tõnu; Räisa, O.; Toome, T.** Методы синтеза и диагностирования цифровых схем 1985 / с. 75-81 : ил

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**О моделировании длинных входных последовательностей в дискретных устройствах, содержащих счетные структуры**

**Ubar, Raimund-Johannes; Evertson, Teet** Методы синтеза и диагностирования цифровых схем 1985 / с. 61-74

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Об одном подходе к формулированию целей проектирования**

**Šendrik, M.G.; Tamm, Boris, inform.** Методы синтеза и диагностирования цифровых схем 1985 / с. 83-93 : ил

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Оптимизация базиса сети при декомпозиции микропрограммных автоматов**

**Leis, Paul; Ellervee, Peeter** Методы синтеза и диагностирования цифровых схем 1985 / с. 19-25

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Подход к организации данных для логического проектирования цифровых систем**

**Alango, Villem; Kitsnik, Peeter; Kont, Toomas** Методы синтеза и диагностирования цифровых схем 1985 / с. 35-43 : ил

[https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

**Система автоматизации декомпозиционного синтеза дискретных управляющих устройств (DILOS)**

**Keevallik, Andres; Sudnitsõn, Aleksander; Berkman, Boriss** Методы синтеза и диагностирования цифровых схем 1985 / с.

27-33 : ил [https://www.ester.ee/record=b1302568\\*est](https://www.ester.ee/record=b1302568*est) <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>