

An automatic test generation system for microprocessor VLSI

Kont, Toomas Машинное проектирование электронных устройств и систем 1989 / р. 104-113

Алгоритм оценки качества вероятностного тестирования цифровых схем

Grigorjeva, Ksenja Машинное проектирование электронных устройств и систем 1989 / с. 97-103

Вероятностное тестирование цифровых схем и альтернативные графы

Ubar, Raimund-Johannes Машинное проектирование электронных устройств и систем 1989 / с. 89-96

Декомпозиция микропрограммных автоматов в сети из автоматов Мили

Berkman, Boriss Машинное проектирование электронных устройств и систем 1989 / с. 67-76

Измерение коэффициентов ударной ионизации в рп-переходах при очень низкой интенсивности размножения

Velvre, Enn; Pikkov, Mihhail Машинное проектирование электронных устройств и систем 1989 / с. 3-19 : ил

Матрицы Фурье и обобщенная форма прямого произведения

Gurjanov, Boriss Машинное проектирование электронных устройств и систем 1989 / с. 25-32

Оптимизация декомпозиционного синтеза микропрограммных автоматов на основе инфоресурса

Berkman, Boriss; Keevalik, Andres Машинное проектирование электронных устройств и систем 1989 / с. 43-66

Построение контрольной последовательности для управляющих автоматов, реализованных на программируемых логических матриц

Kaširova, Lilia; Kruus, Margus; Ellervee, Peeter Машинное проектирование электронных устройств и систем 1989 / с. 77-88

Специализированные базы данных для программных средств моделирования и анализа элементов твердотельной электроники

Orro, S.; Rang, Toomas Машинное проектирование электронных устройств и систем 1989 / с. 20-24

Экспериментальное исследование алгоритмов синтеза контрольных последовательностей для управляющих автоматов

Kruus, Margus; Salum, Kaja Машинное проектирование электронных устройств и систем 1989 / с. 33-42