

Генерирование тестов по функциональной модели микропрограммного автомата

Viilup, Agu Проектирование и диагностика вычислительных средств 1987 / с. 64-75 : илл https://www.ester.ee/record=b1273275*est

О синтезе тестов для микропроцессорных БИС

Lohuaru, Tõnu; Ubar, Raimund-Johannes Проектирование и диагностика вычислительных средств 1987 / с. 30-42 : илл
https://www.ester.ee/record=b1273275*est

Об одном подходе к моделированию цифровых схем, содержащих счетные структуры

Evaratson, Teet; Mištšenko, Andrei Проектирование и диагностика вычислительных средств 1987 / с. 53-63 : илл
https://www.ester.ee/record=b1273275*est

Универсальный эмулятор-анализатор для наладки микропрограммируемых устройств

Ariste, Andri; Pall, I.; Siibak, S. Проектирование и диагностика вычислительных средств 1987 / с. 3-9 : илл
https://www.ester.ee/record=b1273275*est