

FPGA-based embedded virtual instrumentation = **FPGA-sisesed virtuaalsed test- ja mõõtevahendid**
Aleksejev, Igor 2013 http://www.esther.ee/record=b2927687*est

System modeling for processor-centric test automation = **Süsteemide modelleerimine protsessorikesksete testprogrammide sünteesi automatiseerimiseks**
Tšertov, Anton 2012 https://www.esther.ee/record=b2751131*est