

Description of digital objects with alternative graphs for test generation purposes

Ubar, Raimund-Johannes; Lohuaru, Tõnu Fault Tolerant Systems and Diagnostics : XI. International Conference ; Proceedings ; Suhl, June 6-9, 1988 1988 / p. [?]

Minicomputer software for fault location control in digital circuits

Lohuaru, Tõnu; Viilup, Agu; Ubar, Raimund-Johannes Preprints the 2nd IFAC/IFIP Symposium on Software for Computer Control, SOCOCO, Prague, Czechoslovakia, June 11-15, 1979 ; Vol. 1 1979 / p. [?] https://www.ester.ee/record=b2041567*est

Test generation for microprocessor control mechanisms

Lohuaru, Tõnu; Ubar, Raimund-Johannes FTSD-10 : Deseta Mezdunarodnaja Konferencija "Nadezdnost i Diagnostika na ECM. Mikrokompjutri i Sistemi", Varna, Bulgaria, 1987 = 10th International Conference on Fault-Tolerant Systems and Diagnostics (1987) 1987 / p. 305-311

Единый подход к решению задач тестового диагностирования дискретных систем

Ubar, Raimund-Johannes; Lohuaru, Tõnu; Evartson, Teet IX симпозиум по проблеме избыточности в информационных системах, 3 июня - 8 июня 1986 года : Тезисы докладов 1986 / с. 32-35

Единый подход к решению задач тестового диагностирования дискретных систем

Ubar, Raimund-Johannes; Lohuaru, Tõnu; Evartson, Teet IX симпозиум по проблеме избыточности в информационных системах, 3-8 июня 1986 г. : тезисы докладов 1986 / с. 32-35

Математическая модель для задания структуры и функций микропроцессорных БИС

Lohuaru, Tõnu; Räisa, O.; Toome, T. Методы синтеза и диагностирования цифровых схем 1985 / с. 75-81

Метод алгоритмического генерирования тестов при контроле цифровых схем

Grigorjeva, Ksenja; Lohuaru, Tõnu; Evartson, Teet Синтез и диагностика цифровых устройств и систем 1982 / с. 75-83 : илл https://www.ester.ee/record=b1328194*est <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

Метод локализации неисправностей при проверке цифровых схем автоматическими тестерами

Viilup, Agu; Lohuaru, Tõnu; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 37-45 : илл https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

О синтезе тестов для микропроцессорных БИС

Lohuaru, Tõnu; Ubar, Raimund-Johannes Проектирование и диагностика вычислительных средств 1987 / с. 30-42 : илл https://www.ester.ee/record=b1273275*est

Оптимизация процессов диагностирования цифровых устройств в реальном времени

Grigorjeva, Ksenja; Lohuaru, Tõnu; Evartson, Teet; Ubar, Raimund-Johannes Вычислительная техника : тезисы докладов республиканской конференции "Автоматизированное техническое проектирование электронной аппаратуры" (1-2 июня 1982 г.) 1982 / с. 144

Организация тестовых экспериментов цифровых систем на основе модели альтернативных графов

Lohuaru, Tõnu Межреспубликанская школа-семинар по технической диагностике, 8-12 октября 1984 года : тезисы докладов 1984 / с. 47-52 https://www.ester.ee/record=b1237891*est

Персональная среда проектирование цифровых систем

Raud, Rein; Lohuaru, Tõnu; Ubar, Raimund-Johannes Автоматизация проектирования электронной аппаратуры : Межвузовский тематический научный сборник 1989 / с. 39-43

Построение тестов для проверки операционных частей дискретных систем

Ubar, Raimund-Johannes; Lohuaru, Tõnu; Štraube, B.; Elst, G. Машинное проектирование электронных устройств и систем 1988 / с. 65-77

Профессиональная среда проектирования цифровых систем

Raud, R.; Lohuaru, Tõnu; Ubar, Raimund-Johannes Автоматизация проектирования электронной аппаратуры : межвузовский тематический научный сборник 1989 / с. 39-43