

Arvutite projekteerimise automatiseerimisest

Kitsnik, Peeter Side. Raadio. Televisioon : infoeria 10 1985 / lk. 4-7 https://www.ester.ee/record=b1232303*est

Computer-aided learning of computer science

Henno, Jaak; Kitsnik, Peeter; Linna, M. 5th World Conference on Continuing Engineering Education, June 2-5, 1992, Espoo : proceedings 1992 / p. 997-1002: ill., portr

Digitaalseadmete simuleerimine : õppemetoodiline vahend

1989 https://www.ester.ee/record=b1221053*est

Simulating system for minicomputer diagnostic programs

Kitsnik, Peeter; Ubar, Raimund-Johannes; Viilup, Agu Preprints 1st IFAC/IFIP Symposium on Software for Computer Control, SOCOCO-76 : Tallinn, USSR, May 25-28, 1976 1976 / lk. [?] https://www.ester.ee/record=b1291026*est <http://www.digar.ee/id/nlib-digar:451346>

Sissejuhatus programmeerimisse : õppe-metoodiline materjal

1984 https://www.ester.ee/record=b1238030*est

Turbo Pascali praktilisest kasutamisest : metoodiline juhend

1991 https://www.ester.ee/record=b1253775*est

Автоматизированная система конструкторско-технологического кодирования и классификации деталей

Riives, Jüri; Kitsnik, Peeter Механизация и автоматизация производства 1990 / 3, с. 28-30

Анализ полноты тестов для цифровых схем на модели альтернативных графов

Kitsnik, Peeter Синтез и диагностика цифровых устройств и систем 1982 / с. 39-51 : илл https://www.ester.ee/record=b1328194*est <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

Дедуктивный анализ тестов в синхронных цифровых схемах без обратных связей

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Материалы конференции "Автоматизация технического проектирования ЦВМ" (май-июнь 1977 г.) 1977 / с. 178-181

Исследование и разработка методов анализа диагностических тестов для цифровых схем : автореферат ... кандидата технических наук (05.13.01)

Kitsnik, Peeter 1981 https://www.ester.ee/record=b1337813*est

Исследование и разработка методов анализа диагностических тестов для цифровых схем : диссертация на соискание ученой степени кандидата технических наук (05.13.01)

Kitsnik, Peeter 1980 https://www.ester.ee/record=b4632972*est

Метод дедуктивного анализа тестов для логических схем

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Вопросы технической диагностики 1977 / с. [?] https://www.ester.ee/record=b2353473*est

Метод программной реализации микропрограммного автомата

Keevallik, Andres; Kitsnik, Peeter; Sudnitsõn, Aleksander Расчет и проектирование систем технической кибернетики 1983 / с. 91-96 : ил https://www.ester.ee/record=b1288991*est <https://digikogu.taltech.ee/et/Item/7d7515af-76b7-4d35-89a7-e80367d5b635>

Моделирование гибких производственных систем

Kitsnik, Peeter; Riives, Jüri 1990

О результатах дедуктивного анализа тестов в комбинационных схемах

Kitsnik, Peeter Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 25-29 : илл https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Об интерпретативном моделировании неисправностей в комбинационных логистических схемах

Viilup, Agu; Kitsnik, Peeter; Ubar, Raimund-Johannes Труды по электротехнике и автоматике : сборник статей. 11 1973 / с. 79-88 : илл https://www.ester.ee/record=b2190624*est <https://digikogu.taltech.ee/et/Item/d6e57925-e104-44e1-a218-c5b3110d9996>

Организация процесса анализа тестов цифровых схем на модели альтернативных графов

Voolaine, Andrus; Kitsnik, Peeter; Pall, Martin Вычислительная техника : тезисы докладов республиканской конференции "Автоматизированное техническое проектирование электронной аппаратуры" (1-2 июня 1982 г.) 1982 / с. 34-35

Подход к организации данных для логического проектирования цифровых систем

Alango, Villem; Kitsnik, Peeter; Kont, Toomas Методы синтеза и диагностирования цифровых схем 1985 / с. 35-43

Реализация системы моделирования диагностических программ для мини-ЦВМ

Kitsnik, Peeter Труды по электротехнике и автоматике : сборник статей. 14 1976 / с. 93-99 : илл

https://www.ester.ee/record=b2190768*est <https://digikogu.taltech.ee/et/Item/aa35e320-87b1-405b-9cac-3b90c51867d1>

Формулы для дедуктивного анализа тестов в синхронных последовательностных схемах

Kitsnik, Peeter; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 15-23 :

илл https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Электротехника и автоматика

Pikkov, Otto; Keevallik, Andres; Lausmaa, Toomas; Sudnitsõn, Aleksander; Leis, Paul; Ellervee, Peeter; Berkman, Boriss;

Alango, Villem; Kitsnik, Peeter; Kont, Toomas; Kruus, Margus; Ubar, Raimund-Johannes; Evertson, Teet; Lohuaru, Tõnu;

Räisa, O.; Toome, Tõnis; Šendrik, M.G.; Tamm, Boris, inform. 1985 https://www.ester.ee/record=b1356648*est