

Arvuti abil juhitud telefoniküsitluste läbiviimise tehnoloogia

Iva, Triinu 1994 http://www.ester.ee/record=b2111033*est

Chemical plant model generator

Aarna, Olav; Kallas, Juha; Uibo, Erik 1st IFAC/IFIP Symposium on Software For Computer Control, Tallinn, USSR, 25-28 May 1976 / p. 93-97 : ill [https://doi.org/10.1016/S1474-6670\(17\)67405-6](https://doi.org/10.1016/S1474-6670(17)67405-6)

CNC machining of halftone and lithophane images into wood-based panels

Kiiman, Karmo; Luga, Üllar; Kers, Jaan Proceedings of the 12th Meeting of the Northern European Network for Wood Science and Engineering (WSE) : Wood Science and Engineering - a Key Factor on the Transition to Bioeconomy : September 12-13, 2016, Riga, Latvia 2016 / p. 74-79 : ill <http://www.kki.lv/dokumenti/WSE2016.pdf>

CNC machining of halftone and lithophane images into wood-based panels [Online resource]

Kiiman, Karmo; Luga, Üllar; Poltimäe, Triinu; Kers, Jaan Tartu Ülikooli ASTRA projekt PER ASPERA : Funktsionaalsed materjalid ja tehnoloogiad : [7-8 märtsil 2018, Tallinn : teesid] GSFMT Scientific Conference 2018 : Tallinn, March 7-8, 2018 : abstracts 2018 / p. 1 <http://fntdk.ut.ee/teesid-2018/>

Computer aided examination of I²L structures

Rang, Toomas International journal of electronics 1981 / p. 445-463 <https://doi.org/10.1080/00207218108901286>

Computer aided examination of the avalanche multiplication in Si, GaA and lKp complementary pn-junctions

Rang, Toomas Modelling, simulation and control 1985 / p. 23-40

Computer aided modeling of high frequency power M-S structures

Rang, Toomas; Udal, Andres Proceedings of the seventh Colloquium on Microwave Communication : Budapest, 6-10 Sept. 1982 1982 / p. 238-241

Computer aided simulation of dynamic behaviour of the I²L flip-flop

Rang, Toomas Microelectronics '82 : proceedings of the 3. Microelectronics Conference of the Socialist Countries ; from 5.-7. May 1982, Siófok, Hungary 1982 / p. 153-154

Computer aided simulation of power Scottky Diodes

Rang, Toomas; Koel, Ants; Udal, Andres Modeling, Simulation and Control 1985 / p. 1-13

Computer-aided examination of the I²L current source and the behaviour of the I²L flip-flop used in static memory cells

Rang, Toomas Periodica polytechnica. Electrical engineering = Электротехника 1981 / p. 159-165 : joon https://www.ester.ee/record=b1198855*est <https://pp.bme.hu/ee/article/view/4776/3881>

Elektrijamite raaljuhtimine

Lehtla, Tõnu Tehnika ja Tootmine 1989 / lk. 10-12 https://www.ester.ee/record=b1073047*est

Formal specification of block libraries in dataflow languages

Dieumegard, Arnaud; Toom, Andres; Pantel, Marc 7th European Congress Embedded Real-Time Software and Systems, ERTS2 2014 : 5-7 February 2014, Toulouse, France : proceedings 2014 / [10] p. : ill

Identification, control and tuning of the motor speed in TIA portal

Ruban, Olga 16th International Symposium "Topical Problems in the Field of Electrical and Power Engineering. Doctoral School of Energy and Geotechnology III" : Pärnu, Estonia, January 16-21, 2017 2017 / p. 34-37 : ill http://www.ester.ee/record=b4650094*est

Mikroarvutid automaatikas

Ariste, Andri; Lind, H.; Mõtus, Leo; Tani, H. 1984 https://www.ester.ee/record=b1245439*est

Mõtlevate asjade maailma poole : [ka Tartu tänavavalgustuse kaugjuhtimissüsteemist]

Annus, Paul Keskkonnatehnika 2008 / 8, lk. 8-10 : ill https://artiklid.elnet.ee/record=b1068040*est

Raalid juhivad tootmistehnoloogiat : [juhtimissüsteemist MEDIUS]

Agur, Ustus Rahva Hääl 1983 / lk. [2] https://www.ester.ee/record=b1072826*est

Research and development of digital control systems and algorithms for high power, high voltage isolated DC/DC converters = Võimsate kõrgepingeliste alalisvoolumuundurite arvjuhtimissüsteemide ja -algoritmide uurimine ning väljatöötamine

Roasto, Indrek 2009 https://www.ester.ee/record=b2557768*est

Timing analysis of real-time software

Mõtus, Leo; Rodd, Michael G. 1994 https://www.ester.ee/record=b1031469*est

Балансовые модели в АСУ непрерывными технологическими процессами : учебное пособие
Aarna, Olav 1985 https://www.ester.ee/record=b1296195*est

Генерирование тестов по функциональной модели микропрограммного автомата
Viilup, Agu Проектирование и диагностика вычислительных средств 1987 / с. 64-75 : илл https://www.ester.ee/record=b1273275*est

Один подход к автоматизации проектирования микропроцессорных систем дискретного управления
Keevallik, Andres; Berkman, Boriss; Sudnitsõn, Aleksander Микропроцессорные системы обработки информации и управления : тезисы докладов 1987 / с. ?

Разработка и применение методов повышения технологичности программного обеспечения систем управления : автореферат ... кандидата технических наук (05.13.01 ; 01.01.10)
Kääramees, Kalev 1983 https://www.ester.ee/record=b1290715*est

Разработка и применение методов повышения технологичности программного обеспечения систем управления : диссертация на соискание ученой степени кандидата технических наук
Kääramees, Kalev 1983 https://www.ester.ee/record=b4634410*est

САПР дискретных систем программно-логического управления
Berkman, Boriss; Keevallik, Andres; Sudnitsõn, Aleksander Международная конференция "Проблемы автоматизированного проектирования в машиностроении "САПР-88", 21-25 марта 1988 г., Москва : Тезисы докладов 1988 / с. ?

Структура таймера в цифровых системах управления
Pikkov, Otto Тезисы докладов Республиканской научно-технической конференции, посвященной Дню радио. Секция "Проблемы измерительного приборостроения" 1979 / с. 48-51 https://www.ester.ee/record=b1281116*est