

Analog front end components for bio-impedance measurement : current source design and implementation =
Bioimpedantsi mõõteseadme analoogosa komponendid : vooluallika disain ja realiseerimine
Kasemaa, Argo 2011 <https://digi.lib.ttu.ee/i/?590>

Analog integrated circuits and signal processing
Ellervee, Peeter; Jervan, Gert 2010

A BIST scheme for testing mixed analogue and digital circuits
Robson, Malcolm; Russel, Gordon BEC'96 : the 5th Biennial Baltic Electronics Conference, October 7-11, 1996, Tallinn, Estonia : proceedings 1996 / p. 183-186: ill

Leveraging layout-based effects for locking analog ICs
Aljafar, Muayad J.; Azais, Florence; Flottes, Marie-Lise; Pagliarini, Samuel Nascimento ASHES'22: Proceedings of the 2022 Workshop on Attacks and Solutions in Hardware Security 2022 / p. 5-13 <https://doi.org/10.1145/3560834.3563826>

System modelling and measurement under the view of design of testability and fault diagnosis of analog circuits
Liu, Ji-Gou; Frühauf, Uwe BEC'96 : the 5th Biennial Baltic Electronics Conference, October 7-11, 1996, Tallinn, Estonia : proceedings 1996 / p. 295-298: ill

The optimization, design and performance of the FBCM23 ASIC for the upgraded CMS beam monitoring system
Kaplon, Jan; Wegrzyn, Grzegorz; Shibin, Konstantin; Barendregt, Marnix Journal of instrumentation 2024 / art. C02026, 6 p. : ill
<https://doi.org/10.1088/1748-0221/19/02/C02026> [Conference proceedings at Scopus](#) [Article at Scopus](#) [Conference proceedings at WOS](#) [Article at WOS](#)

Utilizing layout effects for analog logic locking
Aljafar, Muayad J.; Azais, Florence; Flottes, Marie-Lise; Pagliarini, Samuel Journal of Cryptographic Engineering 2024 / p. 311-324
<https://doi.org/10.1007/s13389-024-00350-8> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Автоматизированный комплекс для исследования аналоговых устройств
Leibur, Guido; Roosi, Aarne; Heinrichsen, Vladimir XXV студенческая научно-техническая конференция вузов Прибалтийских республик, Белорусской ССР и Молдавской ССР, 21-23 апреля 1981 года : тезисы докладов. Том 2, Автоматика. Энергетика. Механика. Химия 1981 / с. 3 https://www.ester.ee/record=b1322629*est

Алгоритмы и комплекс и программ исследования линейных аналоговых схем
Voronin, V.G.; Laksberg, Edgar Проектирование радиоэлектронной аппаратуры с применением ЭВМ на промышленных предприятиях : [Сборник] 1975 / с. 22

Беспоисковый аналого-цифровой оценщик амплитуды гармонического сигнала инфранизко- и низкочастотного диапазона
Martverk, Peep; Raja, Aimur; Ots, Avo Тезисы докладов Республиканской научно-технической конференции, посвященной Дню радио, октябрь 1983. Секция "Цифровая обработка сигналов" 1983 / с. [?] https://www.ester.ee/record=b1295317*est