

Digitaalarvutite operatsioonseadmed : õppevahend

Ubar, Raimund-Johannes 1978 https://www.ester.ee/record=b1313974*est

Low resource demanding FOTA method for remote AtoN site equipment

Moorits, Erkki; Jervan, Gert OCEANS 2010 : Seattle, Washington, USA, September 20-23, 2010 2010 / [5] p
<https://ieeexplore.ieee.org/document/5664107>

Microprogrammed test generator for bus oriented devices

Szegi, A.; Feher, B. Automation, simulation & measurement. Section A, Automation. Section M, Measurement : 3rd biennial conference : Tallinn, Estonia, October 7-11, 1991 = Automatiseerimine, modelleerimine ja mõõtmine : 3. rahvusvaheline konverents / Tallinna Tehnikaülikool 1992 / p. 88-94: ill

Operatsioonautomaadid digitaalarvutites : metoodiline materjal

1987 https://www.ester.ee/record=b1234461*est

Simulation and automated test development system for digital devices

Birger, Alexander BEC : Baltic Electronics Conference : proceedings of the 4th Biennial Conference, October 9-14, 1994, Tallinn (Estonia). 1 1994 / p. 293-295

Декомпозиционные методы синтеза микропрограммных автоматов : автореферат ... кандидата технических наук (05.13.01)

Leis, Paul 1983 https://www.ester.ee/record=b1270606*est

Декомпозиционные методы синтеза микропрограммных автоматов : диссертация на соискание ученой степени кандидата технических наук

Leis, Paul 1982 https://www.ester.ee/record=b4633652*est

Декомпозиция микропрограммных автоматов с разделением входных переменных

Berkman, Boriss; Sudnitsõn, Aleksander XXV студенческая научно-техническая конференция вузов Прибалтийских республик, Белорусской ССР и Молдавской ССР, 21-23 апреля 1981 года : тезисы докладов. Том 2, Автоматика. Энергетика. Механика. Химия 1981 / с. 30 https://www.ester.ee/record=b1322629*est

Декомпозиция микропрограммных автоматов с разделением выходных переменных

Sudnitsõn, Aleksander Методы синтеза и диагностирования цифровых схем 1985 / с. 13-18
https://www.ester.ee/record=b1302568*est <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

Диагностирование синхронных микропрограммных автоматов

Viilup, Agu Межреспубликанская школа-семинар по технической диагностике, 8-12 октября 1984 года : тезисы докладов 1984 / с. 25-27 https://www.ester.ee/record=b1237891*est

Контрольные эксперименты с микропрограммными автоматами

Kruus, Margus Методы синтеза и диагностирования цифровых схем 1985 / с. 45-50 https://www.ester.ee/record=b1302568*est
<https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

Метод декомпозиции микропрограммных автоматов с учетом ограничений на число входных переменных

Leis, Paul; Sudnitsõn, Aleksander Расчет и проектирование приборов, устройств и систем технической кибернетики 1980 / с. 41-47 https://www.ester.ee/record=b1264145*est <https://digikogu.taltech.ee/et/Item/81bf2178-a9f8-417d-86c7-2000cca6a01e>

Методы декомпозиции микропрограммных автоматов

Leis, Paul Машинное проектирование электронных устройств и систем 1986 / с. 3-17

О параллельной декомпозиции микропрограммных автоматов

Leis, Paul; Jakobson, Gabriel Труды по электротехнике и автоматике : сборник статей. 14 1976 / с. 129-137 : илл
https://www.ester.ee/record=b2190768*est <https://digikogu.taltech.ee/et/Item/aa35e320-87b1-405b-9cac-3b90c51867d1>

О реализации микропрограммных автоматов на сдвиговых регистрах

Leis, Paul; Keevallik, Andres; Kruus, Margus Расчет и проектирование систем технической кибернетики 1984 / с. 85-95 : ил
https://www.ester.ee/record=b1549179*est <https://digikogu.taltech.ee/et/Item/99cc4681-4aa3-466a-b6da-b76f575d0f1e>

Один метод декомпозиционного синтеза микропрограммных автоматов на программируемых логических матрицах

Leis, Paul; Sudnitsõn, Aleksander Труды пятого Международного семинара "Прикладные аспекты теории автоматов". Т. 1 1979 / с. 253-262

Определение структуры сети при декомпозиции неполностью определенных микропрограммных автоматов

Leis, Paul Анализ и моделирование технических устройств и систем АСУТП 1978 / с. 33-41

https://www.ester.ee/record=b2191003*est <https://digikogu.taltech.ee/et/Item/00fbff38-ccfb-411c-ad55-0c6b943b766b>

Оптимизация базиса сети при декомпозиции микропрограммных автоматов

Leis, Paul; Ellervee, Peeter Методы синтеза и диагностирования цифровых схем 1985 / с. 19-25

https://www.ester.ee/record=b1302568*est <https://digikogu.taltech.ee/et/Item/e00f2c15-fd8c-48ac-9963-76da1d62d592>

Универсальный эмулятор-анализатор для наладки микропрограммируемых устройств

Ariste, Andri; Pall, I.; Siibak, S. Проектирование и диагностика вычислительных средств 1987 / с. 3-9 : илл

https://www.ester.ee/record=b1273275*est