

### **Another side of categorical propositions : the Keynes-Johnson octagon of oppositions**

**Moktefi, Amirouche;** Schang, Fabien History and philosophy of logic 2023 / p. 459-475 <https://doi.org/10.1080/01445340.2022.2143711>  
[Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

### **Boole'i algebra kasutamine automaatikalülituste projekteerimisel : loengukonspekt**

**Agur, Ustus** 1972 [https://www.ester.ee/record=b1327567\\*est](https://www.ester.ee/record=b1327567*est)

### **Combinatorial calculations in many-dimensional Boolean space**

Zakrevskij, Arkadij 2012 [http://www.ester.ee/record=b2771638\\*est](http://www.ester.ee/record=b2771638*est)

### **Defects, faults and fault models**

Gramatova, Elena; Fisherova, Maria; **Ubar, Raimund-Johannes;** Pleskacz, Witold A. Handbook of testing electronic systems 2005 / p. 26-96 : ill

### **KRATT : QBF-assisted removal and structural analysis attack against logic locking**

**Aksoy, Levent;** Yasin, Muhammad; **Pagliarini, Samuel Nascimento** arXiv.org 2023 / 7 p. : ill  
<https://doi.org/10.48550/arXiv.2311.05982>

### **Low power state assignment using ILP techniques**

Sagahyoon, Assim; Aloul, Fadi; **Sudnitsõn, Aleksander** The 15th IEEE Mediterranean Electrotechnical Conference – MELCON-2010. Valletta, Malta, April 25-28, 2010 2010 / p. 850-855 [http://www.aloul.net/Papers/faloul\\_power\\_melecon10.pdf](http://www.aloul.net/Papers/faloul_power_melecon10.pdf)

### **On the origin of Venn diagrams**

**Moktefi, Amirouche;** Lemanski, Jens Axiomathes 2022 / p. 887–900 <https://doi.org/10.1007/s10516-022-09642-2> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

### **Optimization in Boolean space**

Zakrevskij, Arkadij; Pottosin, Yu.; Cheremisinova, L. 2009 [http://www.ester.ee/record=b2461762\\*est](http://www.ester.ee/record=b2461762*est)

### **Исчисление высказываний и элементы теории множеств во введении в инженерную математику**

**Jõgi, Tiiu; Tammeraid, Ivar** Зональное совещание-семинар заведующих кафедрами и ведущих преподавателей математики вузов Белорусской, Латвийской, Литовской, Эстонской ССР и Калининградской области РСФСР : Вильнюс, 12-14 окт. 1983 г. : тезисы докладов 1983 / с. 100 [https://www.ester.ee/record=b1564990\\*est](https://www.ester.ee/record=b1564990*est)

### **Локализация кратных неисправностей в цифровых схемах методом решения булевых дифференциальных уравнений**

**Ubar, Raimund-Johannes** Системы и средства управления : межвузовский сборник научных трудов 1978 / с. 71-74  
[https://www.ester.ee/record=b2642693\\*est](https://www.ester.ee/record=b2642693*est)

### **Применение алгебры Буля при проектировании схем автоматики : конспект лекций**

**Agur, Ustus** 1974 [https://www.ester.ee/record=b1292481\\*est](https://www.ester.ee/record=b1292481*est)