

**Cost-effective concurrent hardware checkers for network on chip based system on chip = Kulutõhusad süsteemiga
paralleelsed rikkemonitorid kiipvõrkudel põhinevatele kiipsüsteemidele**
Hariharan, Ranganathan 2019 <https://digi.lib.ttu.ee/i/?12854> https://www.eester.ee/record=b5243161*est