

Математическая модель для задания структуры и функций микропроцессорных БИС

Lohuaru, T.; Räisa, O.; Toome, T. Методы синтеза и диагностирования цифровых схем 1985 / с. 75-81

Метод алгоритмического генерирования тестов при контроле цифровых схем

Grigorjeva, Ksenja; Lohuaru, T.; Evartson, Teet Синтез и диагностика цифровых устройств и систем 1982 / с. 75-83

Метод локализации неисправностей при проверке цифровых схем автоматическими тестерами

Viilup, Agu; Lohuaru, T.; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 37-45

Построение тестов для проверки операционных частей дискретных систем

Ubar, Raimund-Johannes; Lohuaru, T.; Straube, B.; Elst, G. Машинное проектирование электронных устройств и систем 1988 / с. 65-77