

#### **Анализ методов тестирования микропроцессоров**

**Toomsalu, Arvo** Синтез и диагностика цифровых устройств и систем 1982 / с. 53-62 : илл [https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est)  
<https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Анализ полноты тестов для цифровых схем на модели альтернативных графов**

**Kitsnik, Peeter** Синтез и диагностика цифровых устройств и систем 1982 / с. 39-51 : илл [https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est)  
<https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Генерирование операндов при синтезе тестов для микропроцессоров**

**Toomsalu, Arvo; Ubar, Raimund-Johannes** Синтез и диагностика цифровых устройств и систем 1982 / с. 63-73 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Метод алгоритмического генерирования тестов при контроле цифровых схем**

**Grigorjeva, Ksenja; Lohuagu, Tõnu; Evertson, Teet** Синтез и диагностика цифровых устройств и систем 1982 / с. 75-83 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Метод выбора разбиений для декомпозиции МПА с разделением входных переменных**

**Berkman, Boriss** Синтез и диагностика цифровых устройств и систем 1982 / с. 93-105 [https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est)  
<https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Моделирование технологического процесса кремниевых силовых полупроводниковых приборов на ЭВМ**

**Rang, Toomas; Velmre, Enn** Синтез и диагностика цифровых устройств и систем 1982 / с. 107-112 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Обобщенный подход к многозначному моделированию цифровых схем на модели альтернативных графов**

**Voolaine, Andrus; Pall, Martin; Ubar, Raimund-Johannes** Синтез и диагностика цифровых устройств и систем 1982 / с. 23-37 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Проектирование контрольных экспериментов в автоматизированной системе контроля цифровых автоматов "НАКС"**

**Voolaine, Andrus; Jõgi, Aksel; Pall, Martin** Синтез и диагностика цифровых устройств и систем 1982 / с. 3-21 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Синтез и диагностика цифровых устройств и систем**

1982 [https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

#### **Синтез коммутаторов на основе ПЛМ для микропроцессоров, реализующих наборы крупных операций**

**Božič, V.I.; Galujev, G.A.; Sudnitsõn, Aleksander** Синтез и диагностика цифровых устройств и систем 1982 / с. 85-91 : илл  
[https://www.ester.ee/record=b1328194\\*est](https://www.ester.ee/record=b1328194*est) <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>