

Design-aid programs for LSI integrated circuits

Tarnay, K.; Szekely, V.; Baji, P.; Farkas, G.; Masszi, F.; Kerecsen-Rencz, M. Проблемы моделирования и измерения в электронике 1986 / р. 3-11

Электротехника и автоматика

Kukk, Vello; Tarnay, K.; Szekely, V.; Baji, P.; Farkas, G.; Masszi, F.; Kerecsen-Rencz, M.; **Rang, Toomas; Plakk, Paul; Plakk, Peeter;** Plakk, T.; **Gurjanov, Boris; Männama, Vello; Laansoo, Ants; Pikkov, Otto;** Rudski, V.A.; **Köverik, Kait** 1986
https://www.ester.ee/record=b1296007*est