

A practical algorithm for the maximum clique finding

Kumlander, Deniss Proceedings of the IADIS International Conference Applied Computing 2006 : San Sebastian, Spain, 2006, February 25-28 2006 / p. 266-272 <https://www.iadisportal.org/digital-library/a-practical-algorithm-for-the-maximum-clique-finding>

A simple and efficient algorithm for the maximum clique finding reusing a heuristic vertex colouring

Kumlander, Deniss IADIS international journal on computer science and information system 2006 / 2, p. 32-49 <https://www.iadisportal.org/ijcsis/papers/2006110203.pdf>

Abstraktse automaadi sünteesi programmid algoritmi graafskeemi alusel

Pops, M.; Salum, Kaja; Plaks, Toomas XXXII üliõpilaste teaduslik-tehnilise konverentsi ettekannete teesid : pühendatud V. I. Lenini 110. sünniaastapäevale : 16.-18. aprill 1980 1981 / lk. 91 https://www.ester.ee/record=b1322611*est

Alternatiivsete graafide mudel loogikalülituste funktsioonide kirjeldamiseks ja analüüsiks

Anton, E.; Ubar, Raimund-Johannes XXIX vabariiklik üliõpilaste teaduslik- tehniline konverents 30. märtsist - 1. aprillini 1977 : ettekannete teesid 1977 / lk. 42-43 https://www.ester.ee/record=b2449987*est

Alternative graph based test design in digital systems

Ubar, Raimund-Johannes Proceedings of 11. NORCHIP seminar, Trondheim, Nov. 9-10, 1993 1993 / p. 48-62

Alternative graphs as a mathematical tool and knowledge representation for diagnosis purposes in digital systems

Ubar, Raimund-Johannes BEC : Baltic Electronics Conference : proceedings of the 4th Biennial Conference, October 9-14, 1994, Tallinn (Estonia). 1 1994 / p. 285-292: ill

An algebraic approach to the structure of graphs

Buldas, Ahto 1999 http://www.ester.ee/record=b1273064*est

Application of dependency graphs to security protocol analysis

Tšahhirov, Ilja; Laud, Peeter Trustworthy global computing 2008 / p. 294-311 : ill https://link.springer.com/chapter/10.1007/978-3-540-78663-4_20

Application of dependency graphs to security protocol analysis

Tšahhirov, Ilja; Laud, Peeter Symposium on Trustworthy Global Computing : Sophia-Antipolis, France, November 5-6, 2007 2007 / ? p https://link.springer.com/chapter/10.1007/978-3-540-78663-4_20

Applying AI and incomplete solution principles to solve NP-hard problems in the real-time systems

Kumlander, Deniss Proceedings of the WSEAS Conference : 10th WSEAS Conference on Computers : Vouliagmeni, Athens, Greece, July 10-15, 2006 2006 / p. 807-811 https://www.researchgate.net/publication/242103446_Applying_AI_and_Incomplete_Solution_Principles_to_Solve_NP-hard_Problems_in_the_Real-Time_Systems

Assertion and denial : a contribution from logical notations

Pietarinen, Ahti-Veikko; Bellucci, Francesco Journal of applied logic 2017 / p. 1-22 : ill <https://doi.org/10.1016/j.jal.2017.01.001>
[Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Assertive and existential graphs : a comparison

Pietarinen, Ahti-Veikko; Chiffi, Daniele Diagrammatic Representation and Inference : 10th International Conference, Diagrams 2018, Edinburgh, UK, June 18–22, 2018 : proceedings 2018 / p. 565-581 https://doi.org/10.1007/978-3-319-91376-6_51 [Conference Proceedings at Scopus](#) [Article at Scopus](#) [Conference Proceedings at WOS](#) [Article at WOS](#)

Assertive graphs

Bellucci, Francesco; Chiffi, Daniele; Pietarinen, Ahti-Veikko Journal of applied non-classical logics 2018 / p. 72–91 <https://doi.org/10.1080/11663081.2017.1418101> [Journal metrics at Scopus](#) [Article at Scopus](#)

Cliques of graphs using J-programming language

Võhandu, Leo Baltic Horizons 2010 / p. 18-22

Comparability graphs and the structure of finite graphs

Buldas, Ahto Proceedings of the Estonian Academy of Sciences. Physics. Mathematics 1996 / 2/3, p. 117-127

A comparative analysis of symbolic and deep learning based RDFS materialization

Traagel, Mart; Carneiro Alves de Lima, Bruno Rucy; Cabral Pinheiro, Victor Henrique AICCC '23: Proceedings of the 2023 6th artificial intelligence and cloud computing conference 2023 / p. 60-65 <https://doi.org/10.1145/3639592.3639601>

Computer-aided module-level text generation for digital devices on the basis of thin alternative graph-model

Pall, M.; Ubar, Raimund-Johannes Preprints the 2nd IFAC/IFIP Symposium on Software for Computer Control, SOCOCO, Prague, Czechoslovakia, June 11-15, 1979 ; Vol. 2 1979 / p. [?] https://www.ester.ee/record=b2041567*est

Congruence lattice of a graph

Buldas, Ahto Proceedings of the Estonian Academy of Sciences. Physics. Mathematics 1997 / 3, p. 155-170: ill

Correction to: On the Logical Philosophy of Assertive Graphs (Journal of Logic, Language and Information, (2020), 29, 4, (375-397), 10.1007/s10849-020-09315-6)

Chiffi, Daniele; **Pietarinen, Ahti-Veikko** Journal of Logic, Language and Information 2020 / p. 399 <https://doi.org/10.1007/s10849-020-09316-5> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Creating graphs for optimization tasks

Roosileht, Indrek BEC 2004 : Baltic Electronics Conference : Post-Graduate Student Session : Tallinn University of Technology, October 3-6, 2004, Tallinn, Estonia 2004 / p. 8 : ill

A distributed and incremental algorithm for large-scale graph clustering

Inoubli, Wissem; Aridhi, Sabeur; Mezni, Haithem; Maddouri, Mondher; Mephu Nguifo, Engelbert Future generation computer systems 2022 / p. 334-347 <https://doi.org/10.1016/j.future.2022.04.013>

Dynamic analysis of digital circuits with 5-valued simulation

Ubar, Raimund-Johannes Mixed design of integrated circuits and systems 1998 / p. 187-192: ill
https://link.springer.com/chapter/10.1007/978-1-4615-5651-0_29

Fast and efficient static compaction of test sequences using bipartite graph representations

Markus, Antti; Raik, Jaan; Ubar, Raimund-Johannes ECS'99 : proceedings of the 2nd Electronic Circuits and Systems Conference : September 6-8, 1999, Bratislava, Slovakia 1999 / p. 17-20

Fault diagnosis of VLSI devices using alternative graph representation

Ubar, Raimund-Johannes Proceedings of the 8th Symposium on Microcomputer and Microprocessor Applications, Budapest, October 12-14, 1994. Vol. 1 1994 / p. 34-44

Feature-oriented model for information processing of production

Napalkov, Eduard S.; Zars, Varaidots V. International DAAAM : [DAAAM National Estonia] : proceedings of the 1st International Conference 25-27th September 1997, Tallinn, Estonia 1997 / p. 91-94: ill

Funktsionaalsete alternatiivsete graafide mudeli süntees digitaallülitustele

Kivi, E.; Ubar, Raimund-Johannes XXXII üliõpilaste teaduslik-tehnilise konverentsi ettekannete teesid : pühendatud V. I. Lenini 110. sünniaastapäevale : 16.-18. aprill 1980 1981 / lk. 91 https://www.ester.ee/record=b1322611*est

Gamma graph calculi for modal logics

Ma, Minghui; **Pietarinen, Ahti-Veikko** Synthese 2018 / p. 3621–3650 : ill <https://doi.org/10.1007/s11229-017-1390-3> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

General unistor graph for active networks and its analysis

Filaretov, V.V. Automation, simulation & measurement. Section A, Automation. Section M, Measurement : 3rd biennial conference : Tallinn, Estonia, October 7-11, 1991 = Automatiseerimine, modelleerimine ja mõõtmine : 3. rahvusvaheline konverents / Tallinna Tehnikaülikool 1992 / p. 42-46: ill https://www.ester.ee/record=b1064034*est

Graafid ja järjestused

Buldas, Ahto Arvutustehnika ja Andmetöötlus 1995 / 2, lk. 2-8: ill

Graafide korrastamisest J-keele abil

Võhandu, Leo A & A 2001 / 5, lk. 51-56 ; 6, lk. 38-44

Graph coloring by self-organizing algorithm

Kirt, Toomas International transactions on systems science and applications 2006 / 3, p. 309-313
https://www.researchgate.net/publication/220675838_Graph_Coloring_by_Self-Organizing_Algorithm

Graph embedding in boolean hypercube

Fomina, Jelena; Zakrevskij, Arkadij BEC 2006 : 2006 International Baltic Electronics Conference : Tallinn University of Technology, October 2-4, 2006, Tallinn, Estonia : proceedings of the 10th Biennial Baltic Electronics Conference 2006 / p. 131-134 : ill

A graphical deep inference system for intuitionistic logic

Pietarinen, Ahti-Veikko; Ma, Minghui Logique et analyse 2019 / p. 73-114 <https://doi.org/10.2143/LEA.245.0.3285706> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Graphical sequent calculi for modal logics

Ma, Minghui; **Pietarinen, Ahti-Veikko** Electronic proceedings in theoretical computer science 2017 / p. 91-103
<https://doi.org/10.4204/EPTCS.243.7> [Conference proceedings at Scopus](#) [Article at Scopus](#) [Article at WOS](#)

Graphs and lattice varieties

Buldas, Ahto Proceedings of the Estonian Academy of Sciences. Physics. Mathematics 1998 / 2, p. 100-109

Graphs as effective models of the world

Võhandu, Leo Baltic horizons 2007 / December, p. 17-22

Heuristic algorithms for weighted graph partitioning

Aasma, Allan BEC 2004 : Baltic Electronics Conference : Post-Graduate Student Session : Tallinn University of Technology, October 3-6, 2004, Tallinn, Estonia 2004 / p. 9 : ill

A hierarchical automatic test pattern generator based on using alternative graphs

Brik, Marina; Jervan, Gert; Markus, Antti; Raik, Jaan; Ubar, Raimund-Johannes Proceedings of the 4th International Workshop Mixed Design of Integrated Circuits and Systems : MIXDES'97 : Poznan, Poland, 12-14 June 1997 1997 / p. 415-420

Hierarchical test generation based on alternative graph model

Ubar, Raimund-Johannes Proceedings of the Second Workshop on Hierarchical Test Generation : Microelectronics Technology Park, Duisburg, Germany, September 25-26, 1995 1995 / p. 18

Hierarchical test generation for digital systems

Brik, Marina; Jervan, Gert; Markus, Antti; Raik, Jaan; Ubar, Raimund-Johannes Mixed design of integrated circuits and systems 1998 / p. 131-136: ill https://link.springer.com/chapter/10.1007/978-1-4615-5651-0_20

Hierarchical test generation for finite state machines

Brik, Marina; Ubar, Raimund-Johannes BEC : Baltic Electronics Conference : proceedings of the 4th Biennial Conference, October 9-14, 1994, Tallinn (Estonia). 1 1994 / p. 319-324: ill

Hierarchical test synthesis for digital systems using alternative graph model

Ubar, Raimund-Johannes Quantitative aspects of designing and validating dependable computing systems 1995

Implementation of sorting algorithms in reconfigurable hardware

Skliarova, Ioulia; Sklyarov, Valery; **Mihhailov, Dmitri; Sudnitsõn, Aleksander** 2012 IEEE Mediterranean Electrotechnical Conference (MELECON 2012) : Yasmine Hammamet, Tunisia, March 25-28, 2012 2012 / p. 107-110 : ill
<https://ieeexplore.ieee.org/document/6196391>

Improving the maximum clique finding applications by using artificial intelligence principles

Kumlander, Deniss WSEAS transactions on computers 2006 / 8, p. 1726-1732
https://www.researchgate.net/publication/288446461_Improving_the_maximum_clique_finding_applications_by_using_artificial_intelligence_principles

Improving the maximum-weight clique algorithm for the dense graphs

Kumlander, Deniss Proceedings of the WSEAS Conference : 10th WSEAS Conference on Computers : Vouliagmeni, Athens, Greece, July 10-15, 2006 2006 / p. 938-943

Introduction to the Theory of Existential Graphs and Volume 1

Pietarinen, Ahti-Veikko Logic of the future : writings on existential graphs. Volume 1. History and applications 2020 / p. 14-36
<https://doi.org/10.1515/9783110651409-002>

Introduction to Volume 2/1: The Logical Tracts

Pietarinen, Ahti-Veikko Logic of the future : writings on existential graphs. Part 2: The 1903 Lowell Lectures 2021 / p. 69-100
<https://doi.org/10.1515/9783110651423-003>

Keerukuspraktikast

Leis, Paul Arvutustehnika ja Andmetöötlus 1997 / 1, lk. 25-34; 2, lk. 8-21; 5, lk. 14-19; 6, lk. 19-24; 7/8, lk. 13-18; 9, lk. 14-22: ill

Linear algorithms for recognizing and parsing superpositional graphs

Peder, Ahti; Nestra, Härmel; **Raik, Jaan; Tombak, Mati; Ubar, Raimund-Johannes** Facta Universitatis [Niš]. Series electronics and energetics 2011 / p. 325-339 : ill <http://dx.doi.org/10.2298/FUEE1103325P>

Linear algorithms for testing superpositional graphs

Peder, Ahti; Nestra, Härmel; **Raik, Jaan; Tombak, Mati; Ubar, Raimund-Johannes** Proceedings of the Reed-Muller 2011 Workshop : May 25-26, 2011, Tuusula, Finland 2011 / p. 111-118 : ill

Logic of the future : writings on existential graphs. Part 2: The 1903 Lowell Lectures

Peirce, Charles S. 2021 <https://doi.org/10.1515/9783110740462>

Logical consequence in the diagrammatic system of assertive graphs [Online resource]

Chiffi, Daniele; Pietarinen, Ahti-Veikko Handbook of the 6th World Congress and School on Universal Logic 2018 / p. 262-263
<http://www.uni-log.org/pro2018/HANDBOOK-UNILOG2018.pdf>

Loogikaskeemid ja binaardiagrammid

Buldas, Ahto Aastaraamat 1994 - 1996 / Eesti Matemaatika Selts 1999 / lk. 6-11

Monoidal width = Monoidiline laius

Di Lavore, Elena 2023 <https://doi.org/10.23658/taltech.55/2023> <https://digikogu.taltech.ee/et/Item/e0ea1b50-07ff-44f4-a498-ef5c22a15502>
https://www.ester.ee/record=b5645383*est

A new test suite reduction approach based on hypergraph minimal transversal mining

Trabelsi, Shaima; Bennani, Mohamed Taha; **Ben Yahia, Sadok** Future Data and Security Engineering : 6th International Conference, FDSE 2019, Nha Trang City, Vietnam, November 27–29, 2019, Proceedings 2019 / p. 15-30 https://doi.org/10.1007/978-3-030-35653-8_2 [Conference proceeding at Scopus](#) [Article at Scopus](#) [Conference proceeding at WOS](#) [Article at WOS](#)

NP-hard graph problems' algorithms testing guidelines : artificial intelligence principles and testing as a service

Kumlander, Deniss Advances in computer and information sciences and engineering 2008 / p. 114-118 : ill
https://link.springer.com/chapter/10.1007/978-1-4020-8739-4_20

NP-hard graph problems' algorithms testing guidelines : artificial intelligence principles and testing as a service

Kumlander, Deniss Innovative techniques in instruction technology, e-learning, e-assessment, and education 2008 / p. 112-116
https://link.springer.com/chapter/10.1007/978-1-4020-8739-4_20

On linear existential graphs

Bellucci, Francesco; Liu, Xinwen; **Pietarinen, Ahti-Veikko** Logique et Analyse 2020 / p. 261 - 296
<https://doi.org/10.2143/LEA.251.0.3288641> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

On the logical philosophy of assertive graphs

Chiffi, Daniele; Pietarinen, Ahti-Veikko Journal of logic, language and information 2020 / 21 p <https://doi.org/10.1007/s10849-020-09315-6> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Peirce and the logic of image

Pietarinen, Ahti-Veikko Semiotica 2012 / p. 251-261
https://www.researchgate.net/publication/271417244_Peirce_and_the_logic_of_image

Peirce's existential graphs and the logic of string diagrams = Peirce'i eksistentsiaalsed graafid ja nõõridiagrammide loogika

Haydon, Nathan Joseph 2024 https://www.ester.ee/record=b5685581*est <https://digikogu.taltech.ee/et/Item/f7f55e15-7a58-4e7f-a112-910d6a943f7f> <https://doi.org/10.23658/taltech.31/2024>

Permutations and bijections

Võhandu, Leo; Peder, Ahti; Tombak, Mati Information modelling and knowledge bases XXIII 2012 / p. 419-437 : ill

Problems of optimization : an exact algorithm for finding a maximum clique optimized for dense graphs

Kumlander, Deniss Proceedings of the Estonian Academy of Sciences. Physics. Mathematics 2005 / 2, p. 79-86

Processing N-ary trees in hardware circuits

Sklyarov, Valery; Skliarova, Iouliia; **Mihhailov, Dmitri; Sudnitsõn, Aleksander** 13th International Symposium on Integrated Circuits (ISIC) : Singapore, 12-14 December 2011 : proceedings 2011 / p. 262-265 : ill <https://ieeexplore.ieee.org/document/6131946>

Proof analysis of Peirce's alpha system of graphs

Ma, Minghui; **Pietarinen, Ahti-Veikko** Studia logica 2017 / p. 625-647 : ill <https://doi.org/10.1007/s11225-016-9703-y> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Security protocols analysis in the computational model - dependency flow graphs-based approach = Turvaprotokollide analüüs arvutuslikul mudelil - sõltuvusgraafidel põhinev lähenemisviis

Tšahhиров, Ilja 2008 https://www.ester.ee/record=b2449152*est

Self-organizing approach to graph vertex colouring in the applications of ad hoc networks

Kirt, Toomas; Võhandu, Leo Proceedings of the 10th WSEAS Conference on Computers : Vouliagmeni, Athens, Greece, July 10-15, 2006 2006 / ? p https://www.researchgate.net/publication/262353001_Self-organizing_approach_to_graph_vertex_colouring_in_the_applications_of_ad_hoc_networks

Some graph problems in timing analysis of the specification

Tekko, Jaanus Proceedings of the 5th Nordic Workshop on Program Correctness, 1994 1994 / p. 184-193

Some logical notations for pragmatic assertions

Carrara, Massimiliano; Chiffi, Daniele; **Pietarinen, Ahti-Veikko** Logique et Analyse 2020 / p. 297-315

<https://doi.org/10.2143/LEA.251.0.3288642> [Journal metrics at Scopus](#) [Article at Scopus](#) [Journal metrics at WOS](#) [Article at WOS](#)

Superpositional graphs

Peder, Ahti; **Tombak, Mati** Acta et commentationes Universitatis Tartuensis de mathematica 2009 / p. 51-64 : ill

Synthesis of control automata using graph schemes of algorithms

Baranov, S.; **Keevallik, Andres** Digital Processes 1980 / p. [?]

Test generation for digital systems based on alternative graphs

Ubar, Raimund-Johannes Dependable Computing - EDCC-1 : First European Dependable Computing Conference, Berlin, Germany, October 1994 : proceedings 1994 / p. 151-164: ill

Test set minimization using bipartite graphs

Markus, Antti; Raik, Jaan; Ubar, Raimund-Johannes BEC'98 : the 6th Biennial Conference on Electronics and Microsystems Technology, October 7-9, 1998, Tallinn, Estonia : proceedings 1998 / p. 175-178: ill

Test synthesis with alternative graphs

Ubar, Raimund-Johannes IEEE design & test of computers 1996 / Spring, p. 48-57: ill

Testide genereerimine loogikalülituste alternatiivsete graafide süsteemi mudeli abil

Saarma, G.; Ubar, Raimund-Johannes XXIX vabariiklik üliõpilaste teaduslik- tehniline konverents 30. märtsist - 1. aprillini 1977 : ettekannete teesid 1977 / lk. 43 https://www.ester.ee/record=b2449987*est

The beauty of graphs

Pietarinen, Ahti-Veikko Diagrammatic Representation and Inference : 10th International Conference, Diagrams 2018, Edinburgh, UK, June 18–22, 2018 : proceedings 2018 / p. 9-12 https://doi.org/10.1007/978-3-319-91376-6_2 [Conference Proceedings at Scopus](#) [Article at Scopus](#) [Conference Proceedings at WOS](#) [Article at WOS](#)

Transformations of graph schemes of algorithms

Baranov, S.; **Keevallik, Andres** Digital Processes 1980 / p. [?]

Two cognitive systems, two implications, and selection tasks

Bobrova, Angelina; **Pietarinen, Ahti-Veikko** Software Engineering and Formal Methods : SEFM 2019 Collocated Workshops: CoSim-CPS, ASYDE, CIFMA, and FOCLASA, Oslo, Norway, September 16–20, 2019, Revised Selected Papers 2020 / p. 195 - 205 https://doi.org/10.1007/978-3-030-57506-9_15 [Conference Proceedings at Scopus](#) [Article at Scopus](#) [Conference Proceedings at Scopus](#) [Article at WOS](#)

Using weighted graphs for fast architecture exploration

Ellervee, Peeter; Klaar, Tarmo; Kruus, Margus; Tammemäe, Kalle BEC 2002 : proceedings of the 8th Biennial Baltic Electronics Conference : October 6-9, 2002, Tallinn, Estonia 2002 / p. 111-114 : ill

A Weakening of Alpha graphs : quasi-Boolean algebras

Pietarinen, Ahti-Veikko; Ma, Minghui Diagrammatic Representation and Inference : 10th International Conference, Diagrams 2018, Edinburgh, UK, June 18–22, 2018 : proceedings 2018 / p. 549-564 https://doi.org/10.1007/978-3-319-91376-6_50 [Conference Proceedings at Scopus](#) [Conference Proceedings at WOS](#) [Article at WOS](#)

Альтернативные графы и техническая диагностика дискретных объектов

Ubar, Raimund-Johannes Электронная техника. Серия 8, Управление качеством и стандартизация : научно-технический сборник 1988 / с. 33-57

Анализ полноты тестов для цифровых схем на модели альтернативных графов

Kitsnik, Peeter Синтез и диагностика цифровых устройств и систем 1982 / с. 39-51 : илл https://www.ester.ee/record=b1328194*est <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

Генерирование групповых тестов для цифровых схем на модели альтернативных графов

Kivi, E.; Ubar, Raimund-Johannes Тезисы докладов XXXI студенческой научно-технической конференции 1980 / с. 52-55 https://www.ester.ee/record=b1319482*est

Генерирование тестов для цифровых схем при помощи модели альтернативных графов

Ubar, Raimund-Johannes Труды по электротехнике и автоматике : сборник статей. 14 1976 / с. 75-81 https://www.ester.ee/record=b2190768*est <https://digikogu.taltech.ee/et/Item/aa35e320-87b1-405b-9cac-3b90c51867d1>

Графы асинхронной машины

Mežburd, Volf Известия высших учебных заведений. Электромеханика : учебно-образовательный и научно-технический журнал 1970 / с. 956-960 https://www.ester.ee/record=b2144327*est

Две вспомогательные функции оптимального приближения графа полными подграфами : (дополнение)

Veiner, Guido Обработка информации 1975 / с. 17-21 https://www.ester.ee/record=b1327401*est
<https://digikogu.taltech.ee/et/Item/6768b116-5b5d-4f83-ad46-282236590987>

Две вспомогательные функции оптимального приближения графа полными подграфами : (обобщения)

Veiner, Guido Вопросы исследования графов, грамматик, функций 1976 / с. 3-10 : илл https://www.ester.ee/record=b1433013*est
<https://digikogu.taltech.ee/et/Item/ab9b20b3-9208-4a18-88a2-da1e0f43137f>

Две вспомогательные функции оптимального приближения графа полными подграфами

Veiner, Guido Обработка информации. Функциональный анализ 1974 / с. 49-53 https://www.ester.ee/record=b1347059*est
<https://digikogu.taltech.ee/et/Item/0dd16355-1e9a-4ed9-b616-b6d162fa44a5>

Декомпозиционный метод представления объектов диагностирования моделями обобщенных альтернативных графов

Zaugarov, Viktor Tallinna Tehnikaülikooli Toimetised 1990 / lk. 98-102: ill

Еще раз о вспомогательных функциях приближения графа полными подграфами

Veiner, Guido Вопросы создания средств обработки информации : (обработка данных, программирование) 1977 / с. 83-86 : илл https://www.ester.ee/record=b1309533*est <https://digikogu.taltech.ee/et/Item/30c1c54d-a877-4ebb-8ed5-09949cafb0e1>

К вопросу преобразования граф-схемы алгоритма в логическую схему алгоритма

Jänes, Mart Известия высших учебных заведений. Приборостроение 1977 / с. 58-63 https://www.ester.ee/record=b3249125*est

Конструктивный подход к описанию локальных преобразований графов

Allik, Kaarel Вопросы исследования графов, грамматик, функций 1976 / с. 23-37 : илл https://www.ester.ee/record=b1433013*est
<https://digikogu.taltech.ee/et/Item/ab9b20b3-9208-4a18-88a2-da1e0f43137f>

Модель векторных альтернативных графов для описания цифровых систем

Ubar, Raimund-Johannes Вычислительная техника 1982 / с. 103-104

О применении графов в теории электрических машин

Mežburd, Volf Известия высших учебных заведений. Электромеханика : учебно-образовательный и научно-технический журнал 1970 / с. 851-856 https://www.ester.ee/record=b2144327*est

О проблеме аппроксимации бинарного отношения отношением эквивалентности

Veiner, Guido Обработка данных, построение трансляторов, вопросы программирования 1983 / с. 129-132
https://www.ester.ee/record=b1293913*est <https://www.etera.ee/zoom/120968/view?page=1&p=separate&search>

О циклических разложениях обобщенных графов

Mullat, Jossif Очерки по обработке информации и функциональному анализу 1971 / с. 31-36
https://www.ester.ee/record=b1356667*est <https://digikogu.taltech.ee/et/Item/a431c49f-a972-4e58-916b-947eea59962d>

Об аппроксимации неориентированных графов отношением эквивалентности

Veiner, Guido; Võhandu, Leo Всесоюзная конференция "Нечисловая статистика, экспертные оценки и смежные вопросы" : (II Всесоюзная конференция по статистическому и дискретному анализу нечисловой информации и экспертным оценкам) : (тезисы докладов) 1984 / с. 129 https://www.ester.ee/record=b1543617*est

Обобщенный подход к многозначному моделированию цифровых схем на модели альтернативных графов

Voolaine, Andrus; Pall, Martin; Ubar, Raimund-Johannes Синтез и диагностика цифровых устройств и систем 1982 / с. 23-37 : илл https://www.ester.ee/record=b1328194*est <https://digikogu.taltech.ee/et/Item/febd586e-d7fa-4fbd-bf41-40576a75f94b>

Описание цифровых устройств моделью альтернативных графов

Ubar, Raimund-Johannes Расчет и проектирование приборов, устройств и систем технической кибернетики 1980 / с. 11-33 : илл https://www.ester.ee/record=b1281890*est <https://digikogu.taltech.ee/et/Item/8e0abfe2-9020-4ebd-85d1-fd67de0d1b30>

Организация процесса анализа тестов цифровых схем на модели альтернативных графов

Voolaine, Andrus; Kitsnik, Peeter; Pall, Martin Вычислительная техника : тезисы докладов республиканской конференции "Автоматизированное техническое проектирование электронной аппаратуры" (1-2 июня 1982 г.) 1982 / с. 34-35

Организация тестовых экспериментов цифровых систем на основе модели альтернативных графов

Lohuaru, Tõnu Межреспубликанская школа-семинар по технической диагностике, 8-12 октября 1984 года : тезисы докладов

Построение тестов для дискретных систем на простых альтернативных графах

Voolaine, Andrus; Pall, M.; **Ubar, Raimund-Johannes** Тезисы докладов всесоюзной научно-технической конференции "Методы и средства борьбы с помехами в цифровой технике" 1986 / с. 88-89

Построение тестов цифровых схем при помощи модели Альтернативных графов

Plakk, Mari; Ubar, Raimund-Johannes Автоматика и телемеханика 1980 / с. 152-163 : илл
https://www.ester.ee/record=b1515055*est

Применение метода сигнальных графов к получению расчетной модели динамики золотникового гидроусилителя. (Сообщение шестое)

Grossschmidt, Gunnar Гидравлика и пневматика металлорежущих станков 1977 / с. 49-63 : илл
https://www.ester.ee/record=b1310667*est <https://digikogu.taltech.ee/et/Item/46fdec82-e232-4a24-b5b9-b8bf90ad4ba5>

Применение модели альтернативных графов при синтезе тестов для комбинационных схем

Plakk, Mari; Ubar, Raimund-Johannes Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 3-13 : илл
https://www.ester.ee/record=b2190987*est <https://digikogu.taltech.ee/et/Item/b7c66054-0b4f-4684-9453-442bc7e6e200>

Разработка и исследование методов синтеза тестов для дискретных устройств на основе модели альтернативных графов : автореферат ... кандидата технических наук (05.13.01)

Plakk, Mari 1984 https://www.ester.ee/record=b1235788*est

Разработка и исследование методов синтеза тестов для дискретных устройств на основе модели альтернативных графов : диссертация на соискание ученой степени кандидата технических наук

Plakk, Mari 1984 https://www.ester.ee/record=b4634584*est

Решение задач диагностики цифровых устройств модели альтернативных графов

Kurilova, L.; Popova, S.; Tulina, M.; Ubar, Raimund-Johannes; Jakubovitš, M. XXV студенческая научно-техническая конференция вузов Прибалтийских республик, Белорусской ССР и Молдавской ССР, 21-23 апреля 1981 года : тезисы докладов. Том 2, Автоматика. Энергетика. Механика. Химия 1981 / с. 39 https://www.ester.ee/record=b1322629*est

Случайное генерирование деревьев

Kukk, Vello Труды по электротехнике и автоматике : сборник статей. 7 1970 / с. 63-69 : илл
https://www.ester.ee/record=b2189958*est <https://digikogu.taltech.ee/et/Item/33610e22-06c3-48a2-83bd-e55be9589930>

Соотношение между количеством ребер и вершин в графах

Korrovits, Harri Труды экономического факультета. 13 1974 / с. 3-13 : илл https://www.ester.ee/record=b2190639*est
<https://digikogu.taltech.ee/et/Item/1a203a6e-07a5-4c4f-9e1b-dd24357eb552>

Составление сигнального графа динамики для клапанов давления типа Г 52-2. (Сообщение четвертое)

Grossschmidt, Gunnar; Sakariäs, A. Гидравлика и пневматика металлорежущих станков 1977 / с. 27-38 : илл
https://www.ester.ee/record=b1310667*est <https://digikogu.taltech.ee/et/Item/46fdec82-e232-4a24-b5b9-b8bf90ad4ba5>

Составление сигнальных графов динамики гидравлических цепей объемных гидросистем. (Сообщение первое)

Grossschmidt, Gunnar Гидравлика и пневматика металлорежущих станков 1977 / с. 3-11 : илл
https://www.ester.ee/record=b1310667*est <https://digikogu.taltech.ee/et/Item/46fdec82-e232-4a24-b5b9-b8bf90ad4ba5>

Составление сигнальных графов динамики гидромеханических звеньев объемных гидросистем. (Сообщение третье)

Grossschmidt, Gunnar Гидравлика и пневматика металлорежущих станков 1977 / с. 19-26 : илл
https://www.ester.ee/record=b1310667*est <https://digikogu.taltech.ee/et/Item/46fdec82-e232-4a24-b5b9-b8bf90ad4ba5>

Составление сигнальных графов динамики механических цепей. (Сообщение второе)

Grossschmidt, Gunnar Гидравлика и пневматика металлорежущих станков 1977 / с. 13-18 : илл
https://www.ester.ee/record=b1310667*est <https://digikogu.taltech.ee/et/Item/46fdec82-e232-4a24-b5b9-b8bf90ad4ba5>

Функциональный подход к созданию математических моделей дискретных объектов на обобщенных альтернативных графах

Alango, Villem Машинное проектирование электронных устройств и систем 1988 / с. 43-54