

**Simulation-based hardware verification with high-level decision diagrams = Simuleerimisel põhinev riistvara verifitseerimine kõrgtaseme otsustusdiagrammidel**

**Jenihhin, Maksim** 2008 [https://www.eester.ee/record=b2431332\\*est](https://www.eester.ee/record=b2431332*est)