

**System-level design of timing-sensitive network-on-chip based dependable systems = Kiipvõrkudel põhinevate ajakriitiliste ja töökindlate süsteemide kõrgtaseme disain**

Tagel, Mihkel 2012 [https://www.ester.ee/record=b2778263\\*est](https://www.ester.ee/record=b2778263*est)