

**A VLSI implementation of RSA and IDEA encryption engine**

**Buldas, Ahto; Põldre, Jüri** Proceedings [of the] 15th NORCHIP Conference, Tallinn, 10-11 November 1997 1997 / p. 281-288: ill

**Digitaalmikroelektroonika projekteerimine**

**Põldre, Jüri** A & A 1998 / 4, lk. 14-16

**Eestis valmis üliväike hiiglane**

**Põldre, Jüri; Ubar, Raimund-Johannes** Uus Meedia : Eesti Päevalehe lisa 1997 / 13. nov., lk. 6

**Modular exponent realization on FPGAs**

**Põldre, Jüri; Tammemäe, Kalle; Mandre, Marek** Field-programmable logic and applications : from FPGAs to computing paradigm : 8th International Workshop, FPL'98, Tallinn, Estonia, August 31-September 3, 1998 : proceedings 1998 / p. 336-347: ill

**Nädal Hannoveri rahvusvahelisel tööstusmessil**

**Ivask, Eero; Põldre, Jüri** Tehnikaülikool 1998 / 25. mai, lk. 8-9: ill

**Reconfigurable multiplier for virtex FPGA family**

**Põldre, Jüri; Tammemäe, Kalle** Field-programmable logic and applications : 9th International Workshop, FPL'99, Glasgow, UK, August 30-September 1, 1999 : proceedings 1999 / p. 359-364 : ill [https://link.springer.com/chapter/10.1007/978-3-540-48302-1\\_38](https://link.springer.com/chapter/10.1007/978-3-540-48302-1_38)

**Teadusemees. Mälestused**

**Ubar, Raimund-Johannes; Põldre, Jüri** 2011 [https://www.ester.ee/record=b2739593\\*est](https://www.ester.ee/record=b2739593*est)