

К вопросу преобразования граф-схемы алгоритма в логическую схему алгоритма

Jänes, Mart Известия высших учебных заведений. Приборостроение 1977 / с. 58-63 https://www.ester.ee/record=b3249125*est

К выбору системы операций процессора

Jänes, Mart Анализ и моделирование технических устройств и систем АСУТП 1977 / с. 47-56

Метод синтеза многоуровневых систем операций, ориентированных на заданный класс алгоритмов

Jänes, Mart Первая международная конференция молодых ученых "Проблемы проектирования и применения дискретных систем в управлении" : тезисы докладов 1977 / с. 507-509 https://www.ester.ee/record=b2367700*est

О системе алгоритмов цифровых устройств

Jänes, Mart Методы машинного проектирования цифровых устройств и систем : материалы краткосрочного семинара, 14-15 июня 1977 / с. 5-8

Организация мультиплексного канала для малой ЭВМ

Jakovlev, P.; Jänes, Mart XX студенческая научно-техническая конференция вузов Прибалтийских республик, Белорусской ССР и Молдавской ССР : тезисы докладов. Часть 1 1974 / с. 135 https://www.ester.ee/record=b1306141*est

Структурный подход к синтезу операционных автоматов

Jänes, Mart Труды по электротехнике и автоматике. 14 1976 / с. 119-128 : илл https://www.ester.ee/record=b2190768*est
<https://digikogu.taltech.ee/et/Item/aa35e320-87b1-405b-9cac-3b90c51867d1>

Труды по электротехнике и автоматике : сборник статей

Kukk, Vello; Plakk, Mari; Ubar, Raimund-Johannes; Kitsnik, Peeter; Viilup, Agu; Lohuaru, Tõnu; Jänes, Mart; Leis, Paul; Maran, Mihkel; Jõers, Rein; Min, Mart; Parve, Toomas; Korsen, Viljo; Remmel, Ülo; Rang, Toomas; Velmre, Enn; Nurste, Ivar; Bachverk, Aleksander; Kiitam, Andres 1977 https://www.ester.ee/record=b2190987*est