

Анализ методов тестирования микропроцессоров

Toomsalu, Arvo Синтез и диагностика цифровых устройств и систем 1982 / с. 53-62

Анализ полноты тестов для цифровых схем на модели альтернативных графов

Kitsnik, Peeter Синтез и диагностика цифровых устройств и систем 1982 / с. 39-51

Генерирование операндов при синтезе тестов для микропроцессоров

Toomsalu, Arvo; Ubar, Raimund-Johannes Синтез и диагностика цифровых устройств и систем 1982 / с. 63-73

Метод алгоритмического генерирования тестов при контроле цифровых схем

Grigorjeva, Ksenja; Lohuaru, Tõnu; Evarston, Teet Синтез и диагностика цифровых устройств и систем 1982 / с. 75-83

Метод выбора разбиений для декомпозиции МПА с разделением входных переменных

Berkman, Boriss Синтез и диагностика цифровых устройств и систем 1982 / с. 93-105

Моделирование технологического процесса кремниевых силовых полупроводниковых приборов на ЭВМ

Rang, Toomas; Velmre, Enn Синтез и диагностика цифровых устройств и систем 1982 / с. 107-112

Обобщенный подход к многозначному моделированию цифровых схем на модели альтернативных графов

Voolaine, A.; Pall, M.; Ubar, Raimund-Johannes Синтез и диагностика цифровых устройств и систем 1982 / с. 23-37

Проектирование контрольных экспериментов в автоматизированной системе контроля цифровых автоматов "НАКС"

Voolaine, A.; Jõgi, Aksel; Pall, M. Синтез и диагностика цифровых устройств и систем 1982 / с. 3-21

Синтез коммутаторов на основе ПЛМ для микропроцессоров, реализующих наборы крупных операций

Božič, V.I.; Galujev, G.A.; Sudnitsõn, Aleksander Синтез и диагностика цифровых устройств и систем 1982 / с. 85-91