

A step félvezetőtechnológiai szimulációs program

Tarnay, K.; Drozdy, G.; Masszi, F.; **Rang, Toomas** Mérés és automatika: megjelenik a Méréstechnikai és Automatizálási Tudományos Egyesület Szerkesztésében 1981 / p. 460-464

CAD in the education of microelectronics at the Technical University of Budapest

Szekely, V.; Tarnay, K. Automation, simulation & measurement : 3rd biennial conference : Tallinn, Estonia, October 7-11, 1991. Section S, Simulation = Automatiseerimine, modelleerimine ja mõõtmine : 3. rahvusvaheline konverents / Tallinna Tehnikaülikool 1992 / p. 146-151 https://www.ester.ee/record=b1064031*est

Carrier scattering models for particle dynamics semiconductor device simulation methods

Tarnay, K.; Gali, A.; Csaba, Gy. BEC'98 : the 6th Biennial Conference on Electronics and Microsystems Technology, October 7-9, 1998, Tallinn, Estonia : proceedings 1998 / p. 67-70: ill

Circuit simulation program oriented physical modeling of integrated circuit elements

Rang, Toomas; Tarnay, K.; Szekely, V. Periodica polytechnica. Electrical engineering = Электротехника 1980 / p. 37-45
https://www.ester.ee/record=b1198855*est

A critical study of semiconductor device simulation methods

Tarnay, K. BEC'98 : the 6th Biennial Conference on Electronics and Microsystems Technology, October 7-9, 1998, Tallinn, Estonia : proceedings 1998 / p. 9-16: ill

Design-aid programs for LSI integrated circuits

Tarnay, K.; Szekely, V.; Baji, P.; Farkas, G.; Masszi, F.; Kerecsen-Rencz, M. Проблемы моделирования и измерения в электронике 1986 / p. 3-11

Félvezető technológia számítógépes szimulációja

Rang, Toomas; Tarnay, K.; Mizsei, Janos Híradástechnika = Journal on communications, computers, convergence, contents, companies 1980 / p. 327-328

Integrált áramkört elemek fizikai modellezése áramkölanalizös program segítségével

Rang, Toomas; Tarnay, K.; Szekely, V. Híradástechnika = Journal on communications, computers, convergence, contents, companies 1980 / p. 322-326

Modeling in semiconductor electronics

Javor, A.; **Rang, Toomas**; Szekely, V.; Tarnay, K.; **Velvre, Enn** 1993 https://www.ester.ee/record=b1031052*est

Silicon integrated circuit fabrication process modeling and simulation

Rang, Toomas; Tarnay, K.; Mizsei, Janos Periodica polytechnica. Electrical engineering = Электротехника 1980 / p. 109-113
https://www.ester.ee/record=b1198855*est

Silicon planar technology process modeling

Rang, Toomas; Tarnay, K.; Masszi, F. Test methods in electronics technology : third International Spring Seminar on Electronics Technology, May 15-18, 1979, Balatonfüred, Hungary 1979 / p. 110-120

Szilícium planar technológiai eljárás számítógépes stimulációja

Rang, Toomas; Tarnay, K.; Masszi, F. Finommechanika, mikrotechnika: az Optikai, Akusztikai és Filmtechnikai Egyesület, a Híradástechnikai Tudományos Egyesület és a Méréstechnikai és Automatizálási Tudományos Egyesület lapja 1979 / p. 257-260

Электротехника и автоматика

Kukk, Vello; Tarnay, K.; Szekely, V.; Baji, P.; Farkas, G.; Masszi, F.; Kerecsen-Rencz, M.; **Rang, Toomas**; **Plakk, Paul**; **Plakk, Peeter**; Plakk, T.; **Gurjanov, Boris**; **Männama, Vello**; **Laansoo, Ants**; **Pikkov, Otto**; Rudski, V.A.; **Köverik, Kait** 1986
https://www.ester.ee/record=b1296007*est