

**Advanced Hardware Protection Mechanisms : A Study on Logic Locking and Circuit Obfuscation Techniques**

**[Võrguteavik] = Täiustatud riistvara kaitsemehhanismid : uuring loogikalukustamise ja hägustamise tehnikate kohta**

**Costa de Almeida, Antonio Felipe** 2025 [https://www.ester.ee/record=b5752171\\*est](https://www.ester.ee/record=b5752171*est) <https://digikogu.taltech.ee/et/Item/9840306f-39a2-4ac7-b275-9a841a75857b> <https://doi.org/10.23658/taltech.42/2025>

**Hardware realization of lattice-based post-quantum cryptography = Võrel põhinev post-kvant-krüptograafia riistvaraline realiseatsioon**

**Imran, Malik** 2023 [https://www.ester.ee/record=b5571216\\*est](https://www.ester.ee/record=b5571216*est) <https://doi.org/10.23658/taltech.33/2023>

<https://digikogu.taltech.ee/et/Item/75aeb070-cb8b-4511-beaf-cbea3fca147d> [https://www.ester.ee/record=b5571216\\*est](https://www.ester.ee/record=b5571216*est)

**Leveraging FPGA Reconfigurability as an Obfuscation Asset = FPGA ümberkonfigureeritavuse rakendamine hägustamise vahendina**

**Abideen, Zain UI** 2024 <https://digikogu.taltech.ee/et/Item/660d923b-44d2-4993-898f-324ab2088199>

[https://www.ester.ee/record=b5649944\\*est](https://www.ester.ee/record=b5649944*est) <https://doi.org/10.23658/taltech.1/2024>

**On the use of defensive schemes for hardware security = Kaitseskeemid riistvara turvalisuse tagamiseks**

**Eslami, Mohammad** 2024 [https://www.ester.ee/record=b5701420\\*est](https://www.ester.ee/record=b5701420*est) <https://doi.org/10.23658/taltech.53/2024>

<https://digikogu.taltech.ee/et/Item/068530be-4810-4489-9604-fb838d298b45>

**Security-aware physical synthesis of integrated circuits = Integraallülituste turvateadlik füüsiline süntees**

**Perez, Tiago Diadami** 2023 <https://doi.org/10.23658/taltech.4/2023> <https://digikogu.taltech.ee/et/Item/440f41fd-0950-4b5c-8e47-4f75a754cdae>

[https://www.ester.ee/record=b5536743\\*est](https://www.ester.ee/record=b5536743*est)