

Novel Neural Network accelerator architectures for FPGAs = Uudsed närvivõrkude kiirendite arhitektuurid FPGAdele
Kerner, Madis 2024 https://www.eester.ee/record=b5675484*est <https://digikogu.taltech.ee/et/Item/3568fe35-19c3-43e6-9525-73c79371ab13>
<https://doi.org/10.23658/taltech.16/2024>